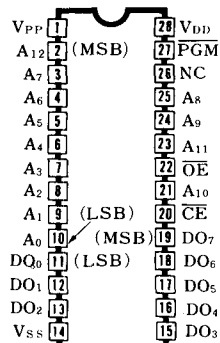


P 2 7 6 4

型 名	社 名	温度範囲 (℃)	スイッチング特性					電 源		入 力		出力/測定電流				備 考 [*typ]
			TAAC max (ns)	TCAC max (ns)	T _{OH} max (ns)	T _{OE} max (ns)	T _{OD} max (ns)	V _{DD} (V)	I _{DD} /STANDBY (mA)	V _{IL} max (V)	V _{IH} min (V)	C _i max (pF)	V _{OL} /I _{VOL} max (V/mA)	V _{OH} /I _{VOH} min (V/mA)	C _o max (pF)	
CAT2764-15	CATALYST	0~70	150	150			50	4.75~5.25	100/35	0.8	2.4		0.45/2.1	2.4/0.4		
CAT2764-20	CATALYST	0~70	200	200			60	4.75~5.25	100/35	0.8	2.4		0.45/2.1	2.4/0.4		
CAT2764-25	CATALYST	0~70	250	250			70	4.75~5.25	100/35	0.8	2.4		0.45/2.1	2.4/0.4		
CAT2764A-15	CATALYST	0~70	150	150		60	50	4.75~5.25	100/35	0.8	2.4		0.45/2.1	2.4/0.4		
CAT2764A-20	CATALYST	0~70	200	200		70	60	4.75~5.25	100/35	0.8	2.4		0.45/2.1	2.4/0.4		
CAT2764A-25	CATALYST	0~70	250	250		100	70	4.75~5.25	100/35	0.8	2.4		0.45/2.1	2.4/0.4		
HN482764P	HITACHI	0~70	250	250	0		90	4.75~5.25	100/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
HN482764P-3	HITACHI	0~70	300	300	0		130	4.75~5.25	100/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
MSM2764K-2	MITSUBISHI	-10~80	200	200			60	4.5~5.5	100/35			6	0.45/2.1	2.4/0.4		
MSM2764P	MITSUBISHI	0~70	250	250	0		90	4.75~5.25	100/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
P2764A	INTEL	0~70	250	250	0		60	4.75~5.25	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
P2764A-2	INTEL	0~70	200	200	0		55	4.75~5.25	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
P2764A-25	INTEL	0~70	250	250	0		60	4.5~5.5	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
P2764A-3	INTEL	0~70	300	300	0		105	4.75~5.25	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
P2764A-30	INTEL	0~70	300	300	0		105	4.5~5.5	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
TMM2464AP/AF	TOSHIBA	0~70	200	200	70		60	4.75~5.25	100/30	0.8	2.0	6	0.45/2.1	2.4/0.4	12	

64K nMOS One Time EPROM (8,192×8) 28PIN

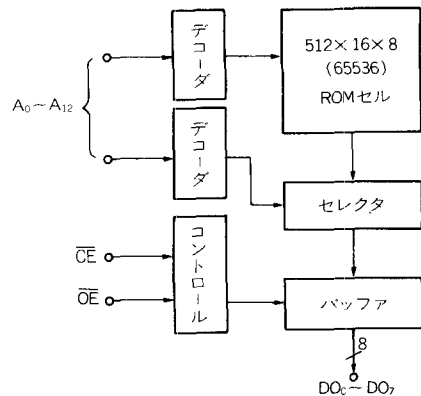
◆ピン接続



◆特徴

- ① 2764ピンコンパチブル。
- ② 構造はEPROMだが消去できないEPROM
- ③ P2764 (Intel)。

◆ブロック図



◆電源

V_{DD} : +5V Pin 28
V_{PP} : V_{DD} Pin 1
V_{SS} (GND) Pin 14

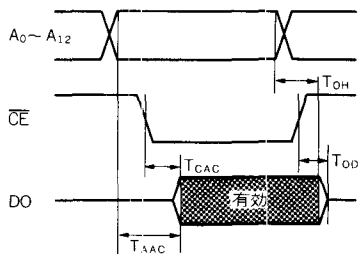
◆動作表

入力		DO	動作
CE	OE		
H	X	High-Z	Stand-by
L	H	High-Z	Operating
L	L	DO	Operating

PGM = V_{ih}

◆波形

① READ ($\overline{OE} = L$)



② READ ($\overline{CS} = L$)

