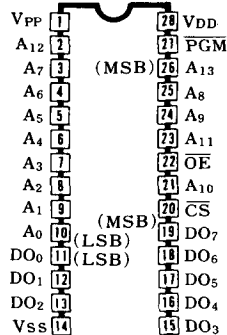


型 名	社 名	温度範囲 (℃)	スイッチング特性					電 源		入 力		出力/測定電流				備 考 [*typ]
			TAAC max (ns)	TCAC max (ns)	TOH max (ns)	TOE max (ns)	TOD max (ns)	VDD (V)	IDD/STANDBY (mA)	VIL max (V)	VIH min (V)	CI max (pF)	VOL/IVOL max (V/mA)	VOH/IOH min (V/mA)	Co max (pF)	
MSL27128K-2	MITSUBISHI	-10~80	200	200	75	60	60	4.75~5.25	150/45	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
MSL27128K-20	MITSUBISHI	-10~80	200	200	75	60	60	4.5~5.5	100/45	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
MSL27128K-25	MITSUBISHI	-10~80	250	250	100	85	85	4.5~5.5	100/45	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
MSL27128K-3	MITSUBISHI	-10~80	300	300	120	105	105	4.75~5.25	150/45	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
MBM27128-20	FUJITSU	0~70	200	200	70	60	60	4.5~5.5	100/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
MBM27128-25	FUJITSU	0~70	250	250	100	80	80	4.5~5.5	100/35	0.8	2.0	8	0.45/2.1	2.4/0.4	12	
MBM27128-25-X	FUJITSU	-40~85	250	250	100	80	80	4.5~5.5	120/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
MBM27128-30	FUJITSU	0~70	300	300	120	105	105	4.5~5.5	100/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
MBM27128-30-X	FUJITSU	-40~85	300	300	120	105	105	4.5~5.5	120/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
MBM27128A-20	FUJITSU	0~70	200	200	70	60	60	4.5~5.5	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
MBM27128A-25	FUJITSU	0~70	250	250	100	80	80	4.5~5.5	75/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
MN27128-20	MATSUSHITA	0~70	200	200	75	60	60	4.75~5.25	150/30				0.45/2.1	2.4/0.4	12*	
MN27128-25	MATSUSHITA	0~70	250	250	100	90	90	4.75~5.25	150/30	0.8	2.0	6	0.45/2.1	2.4/0.4	12*	
MN27128-30	MATSUSHITA	0~70	300	300	120	105	105	4.75~5.25	150/30	0.8	2.0	6	0.45/2.1	2.4/0.4	12*	
N27128A-2	INTEL	0~70	200	200	75	55	55	4.75~5.25	125/50	0.8	2	6	0.45/2.1	2.4/0.4	12	
N27128A-25	INTEL	0~70	250	250	100	60	60	4.5~5.5	125/50	0.8	2	6	0.45/2.1	2.4/0.4	12	
N27128A-3	INTEL	0~70	300	300	100	60	60	4.75~5.25	125/50	0.8	2	6	0.45/2.1	2.4/0.4	12	
N27128A-30	INTEL	0~70	300	300	100	60	60	4.5~5.5	125/50	0.8	2	6	0.45/2.1	2.4/0.4	12	
N27128A-STD	INTEL	0~70	250	250	100	60	60	4.75~5.25	125/50	0.8	2	6	0.45/2.1	2.4/0.4	12	
P27128A-2	INTEL	0~70	200	200	75	55	55	4.75~5.25	125/50	0.8	2	6	0.45/2.1	2.4/0.4	12	
P27128A-25	INTEL	0~70	250	250	100	60	60	4.5~5.5	125/50	0.8	2	6	0.45/2.1	2.4/0.4	12	
P27128A-3	INTEL	0~70	300	300	100	60	60	4.75~5.25	125/50	0.8	2	6	0.45/2.1	2.4/0.4	12	
P27128A-30	INTEL	0~70	300	300	100	60	60	4.5~5.5	125/50	0.8	2	6	0.45/2.1	2.4/0.4	12	
P27128A-STD	INTEL	0~70	250	250	100	60	60	4.75~5.25	125/50	0.8	2	6	0.45/2.1	2.4/0.4	12	
TMM271280-20	TOSHIBA	0~70	200	200	70	60	60	4.75~5.25	120/35	0.8	2.0	6	0.4/2.1	2.4/0.4	12	
TMM271280-25	TOSHIBA	0~70	250	250	100	90	90	4.75~5.25	120/35	0.8	2.0	6	0.4/2.1	2.4/0.4	12	
uPD271280	NEC	0~70	250	250	100	85	85	4.75~5.25	100/25	0.8	2.0	8	0.45/2.1	2.4/0.4	14	
uPD271280-2	NEC	0~70	200	200	75	60	60	4.75~5.25	100/25	0.8	2.0	8	0.45/2.1	2.4/0.4	14	
uPD271280-3	NEC	0~70	300	300	120	105	105	4.75~5.25	100/25	0.8	2.0	8	0.45/2.1	2.4/0.4	14	
uPD271280-4	NEC	0~70	450	450	130	130	130	4.75~5.25	100/25	0.8	2.0	8	0.45/2.1	2.4/0.4	14	

128K nMOS UV-EPROM (16,384×8) 28PIN

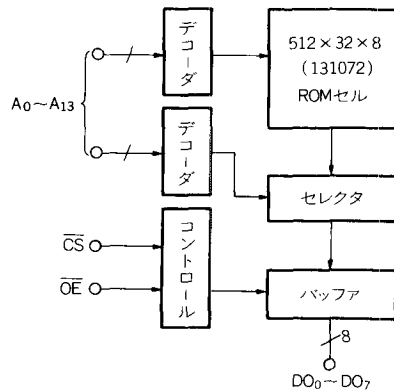
●ピン接続



●特徴

- 入出力はすべて TTL コンパチブル。
- データ出力 DO は 3 ステート。
- Pin 26 をのぞき i2764 ビン
コンパチブル。
- チップセレクトは 1 本で出力イネーブルあり。
- スタンバイモードあり。

●ブロック図



●電源

V_{DD} : +5 V Pin28
V_{SS}(GND) Pin14
V_{PP} : +5V Pin1

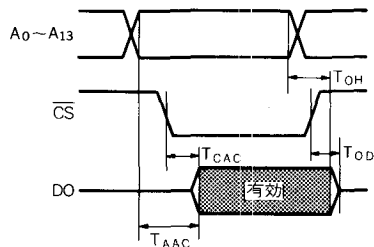
●動作表

入 力		DO	動 作
CS	OE		
H	X	High-Z	Stand by
L	H	High-Z	Operating
L	L	DO	Operating

PGM = V_{1H}

●波形

● READ (OE = L)



● READ (CS = L)

