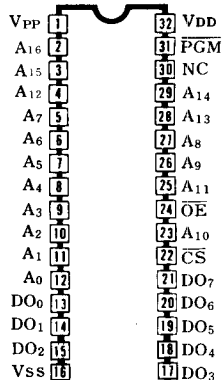


27C010

型 名	社 名	温度範囲 (℃)	スイッチング特性					電 源		入 力			出力/測定電流				備 考 [*typ]
			TAAC max (ns)	TCAC max (ns)	TOH max (ns)	TOE max (ns)	TOD max (ns)	VDD (V)	I DD/STANDBY (mA)	VIL max (V)	VIH min (V)	CI max (pF)	VOL/1 VOL max (V/mA)	VOH/1 VOH min (V/mA)	Co max (pF)		
27C010-120V10	INTEL	0～70	120	120	0	60	30	4.5～5.5	30/1.0	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*		
27C010-120V10	INTEL	0～70	120	120	0	55	30	4.5～5.5	30/0.1	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*		
27C010-150V10	INTEL	0～70	150	150	0	60	50	4.5～5.5	30/0.1	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*		
27C010-150V10	INTEL	0～70	150	150	0	75	55	4.5～5.5	30/1.0	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*		
27C010-200V10	INTEL	0～70	200	200	0	70	60	4.5～5.5	30/0.1	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*		
27C010-200V10	INTEL	0～70	200	200	0	85	60	4.5～5.5	30/1.0	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*		
27010-200V05	INTEL	0～70	200	200	0	85	60	4.75～5.25	150/50	0.8	2	4*	0.45/2.1	2.4/0.4	8*		
27010-250V05	INTEL	0～70	250	250	0	100	60	4.75～5.25	150/50	0.8	2	4*	0.45/2.1	2.4/0.4	8*		
27010-250V10	INTEL	0～70	250	250	0	100	60	4.5～5.5	150/50	0.8	2	4*	0.45/2.1	2.4/0.4	8*		
27010-300V05	INTEL	0～70	300	300	0	120	105	4.75～5.25	150/50	0.8	2	4*	0.45/2.1	2.4/0.4	8*		
27010-300V10	INTEL	0～70	300	300	0	120	105	4.5～5.5	150/50	0.8	2	4*	0.45/2.1	2.4/0.4	8*		
AT27C010L-15	ATMEL	0～70	150		0	65	50	4.75～5.25	20/2	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*		
AT27C010L-17	ATMEL	0～70	170		0	70	55	4.5～5.5	20/2	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*		
AT27C010L-20	ATMEL	0～70	200		0	75	55	4.5～5.5	20/2	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*		
AT27C010L-25	ATMEL	0～70	250		0	100	60	4.5～5.5	20/2	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*		
AT27C010L-15	ATMEL	0～70	150	150	0	40	40	4.5～5.5	20/1	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*		
AT27C010L-17	ATMEL	0～70	170	170	0	65	50	4.5～5.5	20/1	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*		
AT27C010L-20	ATMEL	0～70	200	200	0	75	55	4.5～5.5	20/1	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*		
AT27C010L-25	ATMEL	0～70	250	250	0	100	60	4.5～5.5	20/1	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*		
AT27LV010-30	ATMEL	0～70	270	300	0	150	100	3.0～5.5	25/1	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*		
Am27C010-100	AMD	0～70	100	100	0	50	50	4.75～5.25	60/1.0	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*		
Am27C010-105	AMD	0～70	100	100	0	50	50	4.5～5.5	60/1.0	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*		
Am27C010-120	AMD	0～70	120	120	0	50	50	4.5～5.5	60/1.0	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*		
Am27C010-125	AMD	0～70	120	120	0	50	50	4.75～5.25	60/1.0	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*		
Am27C010-155	AMD	0～70	150	150	0	65	50	4.75～5.25	60/1.0	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*		
Am27C010-170	AMD	0～70	170	170	0	65	50	4.5～5.5	50/1	0.8	2	6	0.45/2.1	2.4/0.4	12		
Am27C010-175	AMD	0～70	170	170	0	65	50	4.75～5.25	60/1.0	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*		
Am27C010-200	AMD	0～70	200	200	0	75	60	4.5～5.5	50/1	0.8	2	6	0.45/2.1	2.4/0.4	12		
Am27C010-205	AMD	0～70	200	200	0	75	60	4.75～5.25	60/1.0	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*		
Am27C010-250	AMD	0～70	250	250	0	100	60	4.5～5.5	50/1	0.8	2	6	0.45/2.1	2.4/0.4	12		
Am27C010-255	AMD	0～70	250	250	0	100	60	4.75～5.25	60/1.0	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*		
Am27C010-300	AMD	0～70	300	300	0	100	60	4.5～5.5	50/1	0.8	2	6	0.45/2.1	2.4/0.4	12		
Am27C010-305	AMD	0～70	300	300	0	100	60	4.75～5.25	60/1.0	0.8	2.0	12*	0.45/2.1	2.4/0.4	8*		
LD27C010-200V10	INTEL	0～70	200	200	0	85	60	4.5～5.5	30/1.0	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*		
N27C010-150V10	INTEL	0～70	150	150	0	75	55	4.5～5.5	30/1.0	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*		
N27C010-200V10	INTEL	0～70	200	200	0	85	60	4.5～5.5	30/1.0	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*		
NMC27C010Q150	NS	0～70	150	150	0	60	50	4.5～5.5	30/1	0.8	2	12*	0.4/2.1	3.5/2.5	12*		
NMC27C010Q170	NS	0～70	170	170	0	75	55	4.5～5.5	30/1	0.8	2	12*	0.4/2.1	3.5/2.5	12*		
NMC27C010Q200	NS	0～70	200	200	0	75	55	4.5～5.5	30/1	0.8	2	12*	0.4/2.1	3.5/2.5	12*		
NMC27C010Q250	NS	0～70	250	250	0	100	60	4.5～5.5	30/1	0.8	2	12*	0.4/2.1	3.5/2.5	12*		
TD27C010-200V10	INTEL	0～70	200	200	0	85	60	4.5～5.5	30/1.0	0.8	2.0	4*	0.45/2.1	2.4/0.4	8*		
TMS27C010-170	TI	0～70	170	170	0	150	60	4.75～5.25	40/0.5	0.8	2.0	6*	0.4/2.1	2.4/2.0	10*		

1M n/CMOS UV-EPROM (131,072 × 8) 32PIN

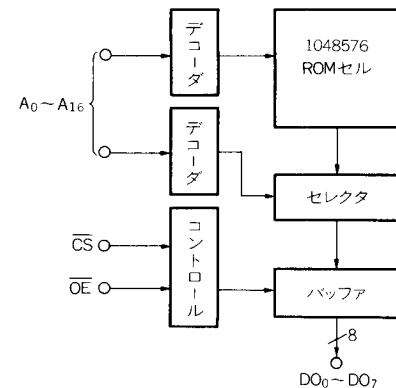
●ピン接続



●特徴

- 入出力はすべてTTLコンパチブル。
- データ出力DOは3ステート。
- 27512と上位ピンコンパチブル。
- チップセレクトは1本で出力イネーブルあり
- 27010 (Intel)

●ブロック図



●電源

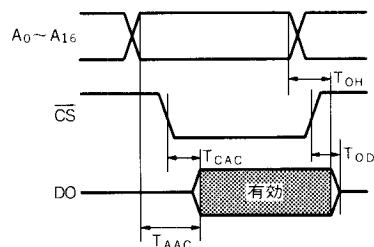
VDD : +5V Pin 32
VSS (GND) Pin 16
PGM : Pin 31
VPP : Pin 1

●動作表

入 力		DO	動 作
CS	OE		
H	X	High-Z	非選択
L	H	High-Z	非選択
L	L	DO	Read

●波形

● READ (OE = L)



● READ (CS = L)

