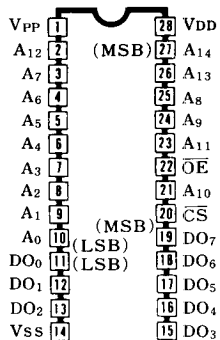


27C256

型 名	社 名	温度範囲 (°C)	スイッチング特性					電 源		入 力		出力/測定電流				備 考 [*typ]
			TAAC max (ns)	TCAC max (ns)	TOH max (ns)	TOF max (ns)	TOD max (ns)	VDD (V)	I DD/STANDBY (mA)	VIL max (V)	VIH min (V)	CI max (pF)	VOL/I VOL max (V/mA)	VOH/I VOH min (V/mA)	Co max (pF)	
MBM27C256A-20W	FUJITSU	-55~125	200	200		70	60	4.5~5.5	1/-	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
MBM27C256A-20X	FUJITSU	-40~85	200	200		70	60	4.5~5.5	1/-	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
MBM27C256A-25W	FUJITSU	-55~125	250	250		100	60	4.5~5.5	1/-	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
MBM27C256A-25X	FUJITSU	-40~85	250	250		100	60	4.5~5.5	1/-	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
MBM27C256H-10	FUJITSU	0~70	100	100		45	35	4.5~5.5	3/-	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
MBM27C256H-12	FUJITSU	0~70	120	120		50	35	4.5~5.5	3/-	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
MN27C256-15FA	MATSUSHITA	-10~80	150		0	65	45	4.5~5.5	20/1.0	0.8	2.0	6	0.45/2.1	3.5/2.5	12	
N27C256	INTEL	0~70	250	250		100	60	4.75~5.25	1/-	0.8	2.0	6	0.45/2.1	3.5/2.5	12	
N27C256-1	INTEL	0~70	170	170		70	55	4.75~5.25	1/-	0.8	2.0	6	0.45/2.1	3.5/2.5	12	
N27C256-2	INTEL	0~70	200	200		75	55	4.75~5.25	1/-	0.8	2.0	6	0.45/2.1	3.5/2.5	12	
N27C256-20	INTEL	0~70	170	170		70	55	4.5~5.5	1/-	0.8	2.0	6	0.45/2.1	3.5/2.5	12	
N27C256-25	INTEL	0~70	200	200		75	55	4.5~5.5	1/-	0.8	2.0	6	0.45/2.1	3.5/2.5	12	
N27C256-3	INTEL	0~70	300	300		120	70	4.75~5.25	1/-	0.8	2.0	6	0.45/2.1	3.5/2.5	12	
N27C256-30	INTEL	0~70	300	300		120	70	4.5~5.5	1/-	0.8	2.0	6	0.45/2.1	3.5/2.5	12	
NMC27C256	NS		200					5								
NMC27C256BN120	NS	0~70	120	120	0	50	40	4.5~5.5	30/1	0.8	2	5*	0.4/2.1	3.5/2.5	8*	
NMC27C256BN150	NS	0~70	150	150	0	60	50	4.5~5.5	30/1	0.8	2	5*	0.4/2.1	3.5/2.5	8*	
NMC27C256BN200	NS	0~70	200	200	0	75	55	4.5~5.5	30/1	0.8	2	5*	0.4/2.1	3.5/2.5	8*	
NMC27C256BN250	NS	0~70	250	250	0	100	60	4.5~5.5	30/1	0.8	2	5*	0.4/2.1	3.5/2.5	8*	
NMC27C256BNQ120	NS	0~70	120	120	0	50	40	4.5~5.5	30/1	0.8	2	6*	0.4/2.1	3.5/2.5	9*	
NMC27C256BNQ150	NS	0~70	150	150	0	60	50	4.5~5.5	30/1	0.8	2	6*	0.4/2.1	3.5/2.5	9*	
NMC27C256BNQ200	NS	0~70	200	200	0	75	55	4.5~5.5	30/1	0.8	2	6*	0.4/2.1	3.5/2.5	9*	
NMC27C256BNQ250	NS	0~70	250	250	0	100	60	4.5~5.5	30/1	0.8	2	6*	0.4/2.1	3.5/2.5	9*	
NMC27C256BQ055	NS	0~70	55	55	0	25	25	4.5~5.5	70/5	0.8	2	6*	0.4/16	3.5/2.5	9*	
NMC27C256BQ070	NS	0~70	70	70	0	30	30	4.5~5.5	70/5	0.8	2	6*	0.4/16	3.5/2.5	9*	
NMC27C256BQ090	NS	0~70	90	90	0	40	40	4.5~5.5	70/5	0.8	2	6*	0.4/16	3.5/2.5	9*	
NMC27C256Q17	NS	0~70	170	170		75	60	4.75~5.25	20/1	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
NMC27C256Q20	NS	0~70	200	200		75	60	4.75~5.25	20/1	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
NMC27C256Q200	NS	0~70	200	200		75	60	4.5~5.5	20/1	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
NMC27C256Q25	NS	0~70	250	250		100	60	4.75~5.25	20/1	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
NMC27C256Q250	NS	0~70	250	250		100	60	4.5~5.5	20/1	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
NMC27C256Q30	NS	0~70	300	300		120	105	4.75~5.25	20/1	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
NMC27C256Q300	NS	0~70	300	300		120	105	4.5~5.5	20/1	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
NMC27C256Q45	NS	0~70	450	450		150	130	4.75~5.25	20/1	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
NMC27C256Q450	NS	0~70	450	450		150	130	4.5~5.5	20/1	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
NMC27C256QE250	NS	0~70	250	250		100	60	4.5~5.5	20/1	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
NMC27C256QM250	NS	0~70	250	250		100	60	4.5~5.5	20/1	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
NMC27C256QM350	NS	0~70	350	350		120	105	4.5~5.5	20/1	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
RD27C256	RICOH	-25~85	200	200		70	60	4.75~5.25	30/1	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
RD27C256-15	RICOH	-25~85	150	150		60	50	4.75~5.25	30/1	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
RD27C256-20	RICOH	-25~85	250	250		100	90	4.75~5.25	30/1	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
TC57256D-20	TOSHIBA	-40~85	200	200		70	60	4.75~5.25	30/1	0.8	2.0	6	0.4/2.1	2.4/0.4	12	

256K CMOS UV-EPROM (32,768×8) 28PIN

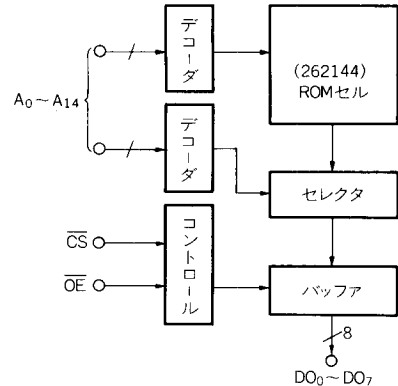
ピン接続



特徴

- ① 入出力はすべて TTL コンパチブル。
- ② データ出力 DO は 3 ステート。
- ③ Pin 27 をのぞき i27128 ピンコンパチブル。
- ④ チップセレクトは 1 本で出力イネーブルあり。
- ⑤ スタンバイモードあり。
- ⑥ 27C256 (富士通)

ブロック図

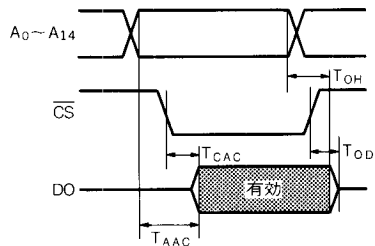


電源

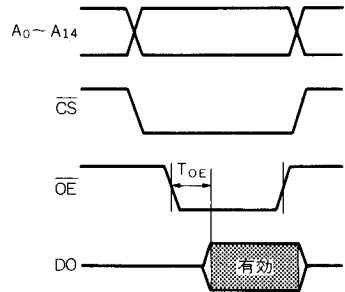
VDD : +5V Pin28
VSS (GND) Pin14

波形

READ ($\overline{OE}=L$)



READ ($\overline{CS}=L$)



動作表

入 力		DO	動 作
$\overline{CS}$	$\overline{OE}$		
H	X	High-Z	Stand by
L	H	High-Z	Operating
L	L	DO	Operating