

AN3912

デュアルエッジ遅延回路 / Dual-edge Signal Delay Circuit

■ 概 要

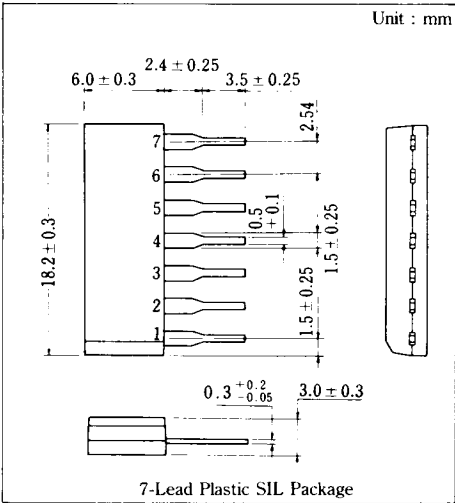
AN3912は、エッジトリガタイプ単安定マルチバイブレーターを用いたパルス信号遅延回路です。

■ 特 徴

- エッジトリガ回路採用で外付部品が少ない
- 遅延時間は1組のC,Rで調整可能
- 消費電流が少ない
- ハイファイVTRのオーディオヘッド切換え信号発生回路に最適

■ Features

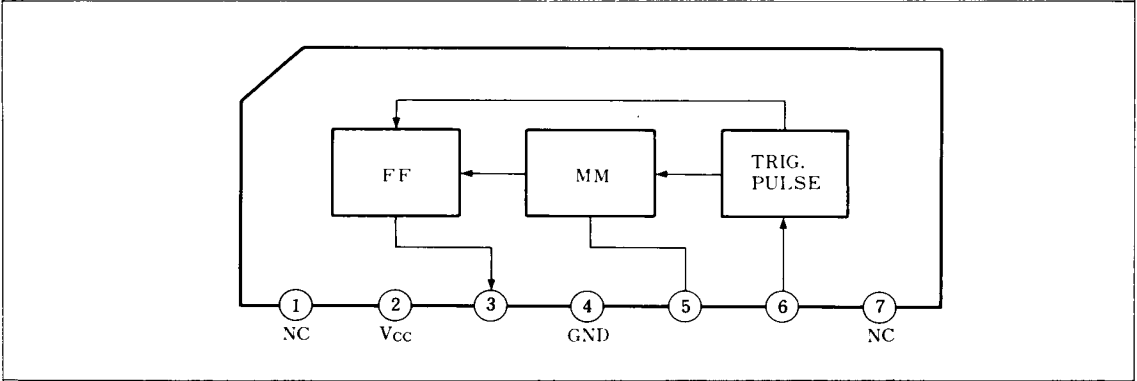
- Edge-trigger circuit number of reduces external components
- Delay time is controllable by one pair of C & R
- Low supply current
- Suitable for audio-head switch signal generator of Hi-Fi VTRs



■ 端子名 / Pin

Pin No.	端 子 名	Pin Name
1	NC	NC
2	電源電圧	V _{CC}
3	オーディオヘッドスイッチ出力	Audio Head Switch Output
4	アース	GND
5	モノマルチ制御	Mono. Multi. Control
6	ヘッドスイッチ入力	Head Switch Input
7	NC	NC

■ ブロック図 / Block Diagram



■ 絶対最大定格／Absolute Maximum Ratings (Ta = 25°C)

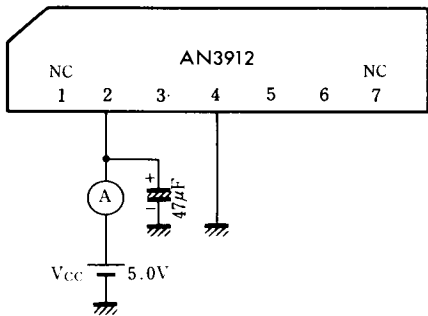
Item	Symbol	Rating	Unit
電源電圧	V _{CC}	6	V
許容損失(Ta = 70°C)	P _D	30	mW
動作周囲温度	T _{opr}	-20~+70	°C
保存温度	T _{stg}	-55~+150	°C

■ 電気的特性／Electrical Characteristics (Ta = 25°C)

Item	Symbol	Test Circuit	Condition	min.	typ.	max.	Unit
回路電流	I ₂	1	V _{CC} =5V	1		4	mA
H/SW 入力感度	V ₆	2	V _{CC} =5V	2.7			V
A.H/SW 出力ハイレベル	V ₃	2	V _{CC} =5V, I ₃ =-1mA	4			V
A.H/SW 出力ローレベル	V ₃	2	V _{CC} =5V, I ₃ =1mA			0.8	V
MM遅延時間	t ₅	2	V _{CC} =5V, R=75kΩ, C=0.082μF	5.3		6.6	ms

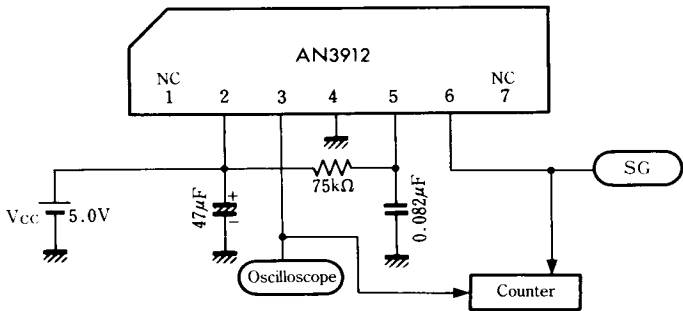
注) 動作電源電圧範囲：V_{CC(opr)} = 4.5~5.5V

Test Circuit 1 (I₂)

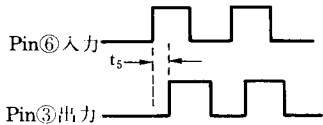


(Pin②)より流入する電流を測定する。

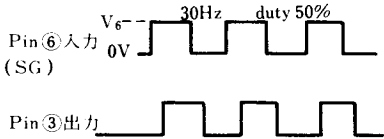
Test Circuit 2 (V₆, V₃, t₅)



● t₅ : Pin⑥の立ち上がりからPin③の立ち上がりまでの時間



● V₆ : Pin③に出力波形が現われる時のPin⑥の入力信号のハイレベルの値



● V₃ : Pin③出力がLowの状態ではPin③に1mA流入させた時のPinの値

● V₃ : Pin③がHighの状態ではPin③から1mA流出させた時のPin③の電圧

■ 応用回路例／Application Circuit

