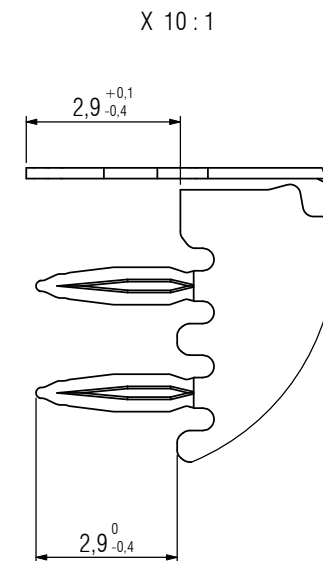
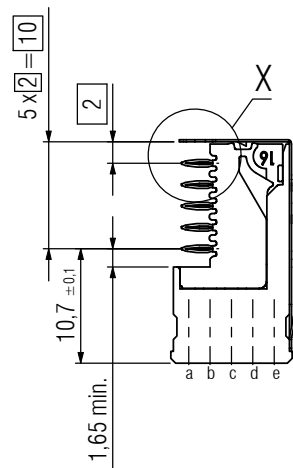
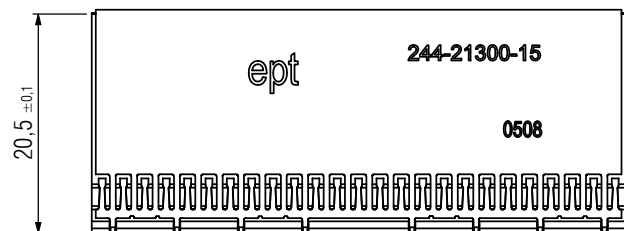
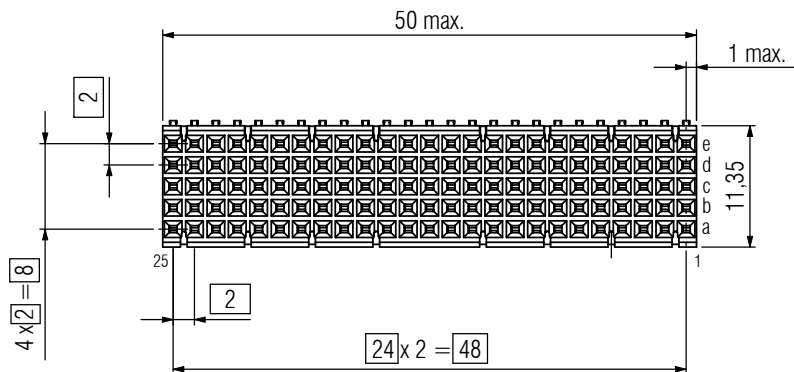
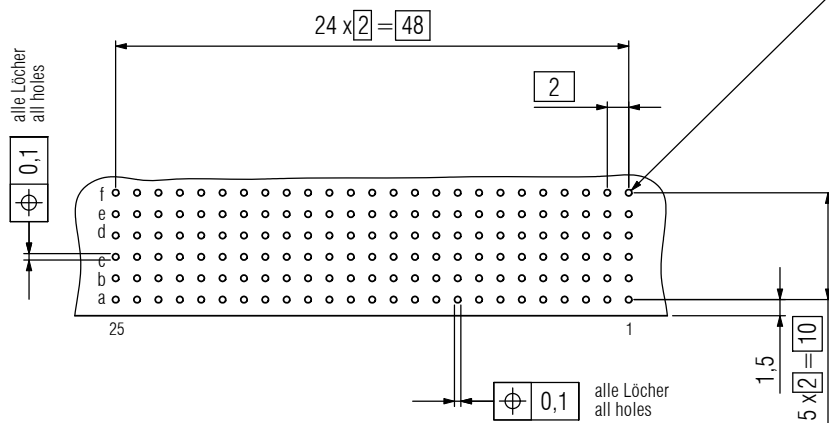


© The reproduction, distribution and utilization of this document as well as the communication of its contents to others without express authorization is prohibited. Offenders will be held liable for the payment of damages. All rights reserved in the event of the grant of a patent, utility model or design.

© Weitergabe sowie Vervielfältigung dieses Dokuments, Verwertung und Mitteilung seines Inhalts sind verboten, soweit nicht ausdrücklich gestattet. Zuwiderhandlungen verpflichten zu Schadenersatz. Alle Rechte für den Fall der Patent-, Gebrauchsmuster- oder Geschmacksmusterantragung vorbehalten.



Leiterplatten-Lochbild
pcb-layout



Reihe für Schirmblech
unteres Schirmblech auf geraden Positionen
oberes Schirmblech auf ungeraden Positionen
row for shielding
lower shield on even position
upper shield on odd position

Mechanische Lebensdauer / performance level:
class 2, according to IEC 61076-4-101
(Au over PdNi over Ni)

Technische Änderungen vorbehalten / all data subject to amendment without notice

Werkstoff / Material:				Allgemeintoleranz / General tolerances		Maßstab / Scale: 2:1	
				Tolerierungsgrundsatz / Fundamental tolerancing principle DIN ISO 8015		Verwendungsbereich / Range of application Kundenzchg. / customer drawing	
				Datum / Date		Benennung / Description	
				Erst./Drawn		Name / Name	
				Gepr./Insp.			
				25.07.2011		S. Kowatsch	
						hm2.0 Federleiste / female connector	
						Bauform B25 / type B25	
						mit Schirmblech / with shield	
						Zeichnungsnummer / Drawing number	
						244-21300-15	
						Art / Art	
						C	
						Blatt / Sheet	
						1 / 1	
						Status / Status	